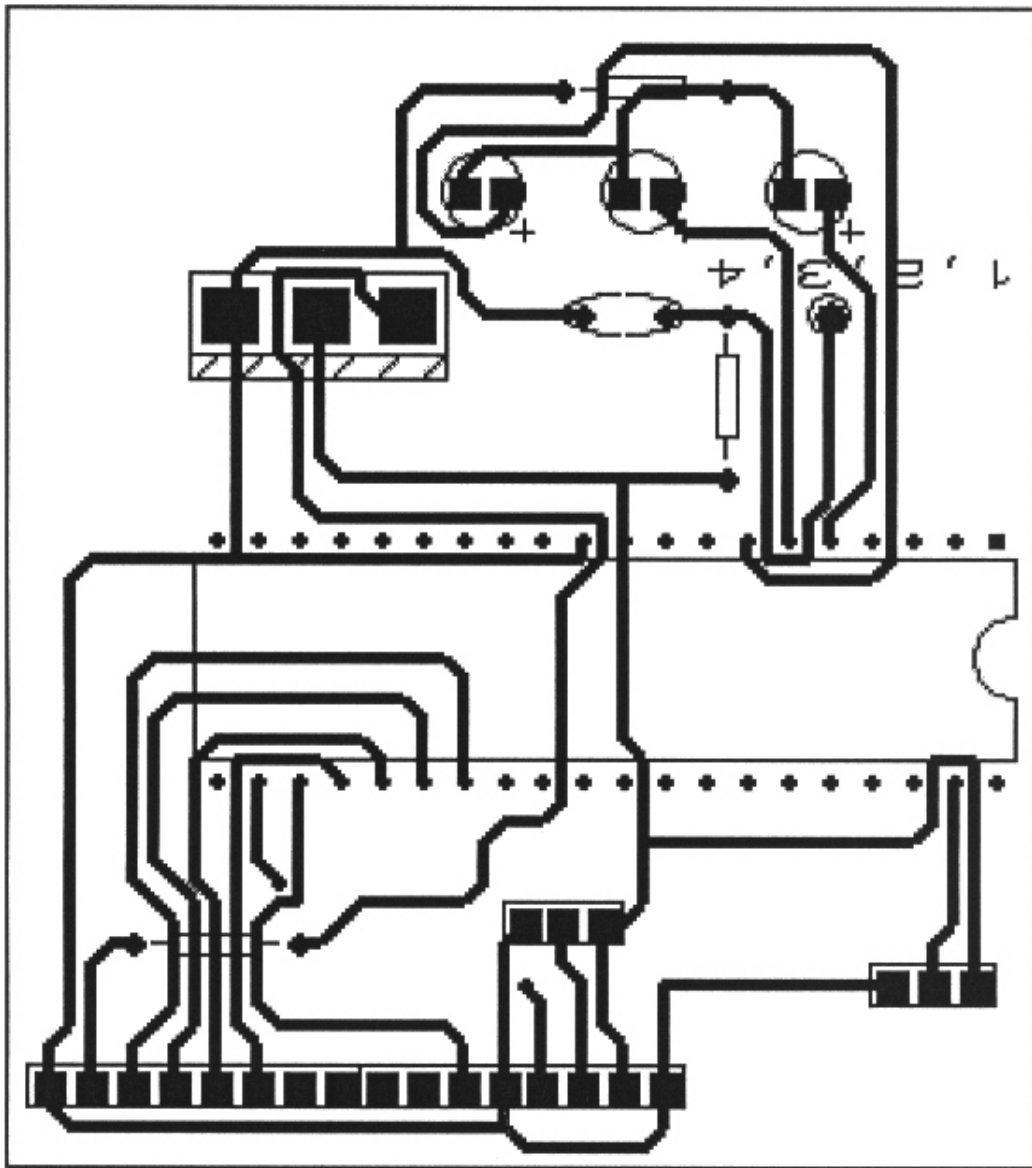


شماتیک مدار



فیبر مدار چاپی

قطعات مورد نیاز برای ساخت ترموستات :

(۱) میکروکنترلر *ATMEGA16*

(۲) سنسور حرارتی *LM35*

(۳) *LCD* کارکتری

(۴) *LED*

(۵) مقاومت *1k* کیلو

(۶) یک عدد خازن  $100\mu f$

(۷) یک عدد خازن  $100pf$

(۸) رگولاتور *7805*

(۹) منبع تغذیه *6V-9V*

## میکروکنترلر Atmega 16

### خصوصیات Atmega 16:

- \* از معماری AVR RISC استفاده می کند.
- کارایی بالا و توان مصرفی کم
- دارای ۱۳۱ دستورالعمل با کارایی بالا که اکثراً تنها در یک کلاک سیکل اجرا می شوند.
- 32\*8 رجیستر کاربردی.
- سرعتی تا 16 MISP در فرکانس 16MHZ.
- \* حافظ برنامه و داده غیر فرار
- ۳۲ کیلوبایت حافظ FLASH قابل برنامه ریزی داخلی.
- پایداری حافظه FLASH قابلیت ۱۰۰۰ بارنوشتن و پاک کردن
- ۲ کیلو بایت حافظه داخلی SRAM
- ۱ کیلو بایت حافظه EEPROM داخلی قابل برنامه ریزی.
- پایداری حافظه EEPROM: قابلیت ۱۰۰۰۰ بارنوشتن و پاک کردن.
- قفل برنامه FLASH و حفاظت داده EEPROM
- \* قابلیت ارتباط JTAG (IEEE std.)
- برنامه ریزی FLASH، EEPROM، FUSE BITS و Lock BITS از طریق ارتباط JTAG
- \* خصوصیات جانبی دو تایمر - کانتر هشت بیتی با PRESCALER مجزا و دارای مد COMPARE

— یک تایمر کانتر شانزده بیتی با PRESCALER مجزا و دارای مدهای COMPARE و

CAPTURE

— ۴ کانال PWM

— ۸ کانال مبدل آنالوگ به دیجیتال ۱۰ بیتی

— یک مقایسه کننده آنالوگ داخلی

— دارای RTC (REAL-TIME CLOCK) با ایسلاتور مجزا.

— WATCH DOG قابل برنامه ریزی با ایسلاتور داخلی

— ارتباط سریال SPI برای برنامه ریزی داخلی مدار

— قابلیت ارتباط سریال SPI به صورت MASTER یا SLAVE

— قابلیت ارتباط با پروتکل سریال دو سیمه (TOW-WIRE)

\* خصوصیات ویژه میکروکنترلر

— مدار POWER-ON RESET CIRCUIT

— BROWN- OUT DETECTION قابل برنامه ریزی

— منابع وقفه (INTERRUPT) داخلی و خارجی

— دارای ایسلاتور RC داخلی کالیبره شده.

— عملکرد کاملاً ثابت.

توان مصرفی پایین و سرعت بالا توسط تکنولوژی CMOS



\* خطوط I/O و انواع بسته بندی

— ۳۲ خط ورودی / خروجی (I/O) قابل برنامه ریزی.

— ۴۰ پایه (PIN) نوع PDIP، ۴۴ پایه نوع TQFP، ۴۴ پایه MLF

\* ترکیب پایه ها

### فیورهای بیت 16 ATMEGA

OCDEN: در صورتی که بیت های قفل برنامه ریزی شده باشند برنامه ریزی این بیت به همراه بیت

JTAGEN باعث می شود که سیستم ON CHIP DEBUG فعال شود. برنامه ریزی شدن این بیت به

قسمت هایی از میکرو امکان می دهد که درمدهای SLEEP کارکنند که این خود باعث افزایش مصرف

سیستم می گردد. این بیت به صورت پیش فرض برنامه ریزی نشده (1) است.

JTAGEN: بیتی برای فعال سازی برنامه ریزی میکرو از طریق استاندارد ارتباطی IEEE که درحالت

پیش فرض فعال است و میکرو می تواند از این ارتباط برای برنامه ریزی خود استفاده کند.

پایه های PC 5002 در این ارتباط استفاده می شود.

SPIEN: درحالت پیش فرض برنامه ریزی شده و میکرواز طریق سریال SPI برنامه ریزی

می شود.

CKOPT: انتخاب کلاک که به صورت پیش فرض برنامه ریزی نشده است عملکرد این بیت بستگی به

بیت های CKSEL دارد.

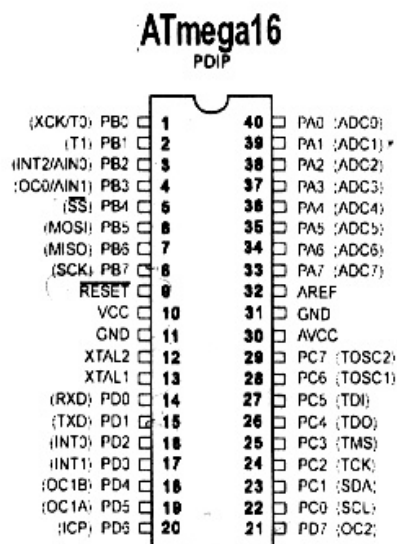
EESAVE: در حالت پیش فرض برنامه ریزی نشده و در زمان پاک شدن میکرو حافظه EEPROM پاک

می شود ولی در صورتی که برنامه ریزی شود محتویات EEPROM در زمان پاک شدن میکرو، محفوظ می ماند.

BOOTZ 0, BOOTSZ 1: برای انتخاب مقدار حافظه BOOT طبق جدول زیر برنامه ریزی می شود

و در صورت برنامه ریزی فیوز بیت BOOTRS اجرای برنامه از آدرس حافظه BOOT آغاز خواهد شد.

### پیکره بندی پورت ها



برای تعیین جهت پایه پورت ها از این پیکره بندی استفاده می کنیم. جهت یک پایه

می تواند ورودی یا خروجی باشد.

CoFig portx= state

ConFig pinx.y= state

$X, y$  بسته به میکرو می توانند به ترتیب پایه های 0 تا 1 پورت های A, B, C, D, E, F باشند. STATE

نیز می تواند یکی از گزینه های زیر باشد:

INPUT یا 0: در این حالت رجیستر جهت داده پایه یا پورت انتخاب صفر می شود و پایه یا پورت به

عنوان ورودی استفاده می شود.

OUTPUT یا 1: در این حالت رجیستر جهت داده پایه یا پورت انتخاب یک می شود و پایه یا پورت به

عنوان ورودی استفاده می شود.

زمانی که بخواهید از پورتهای بایستی از رجیستر PIN پورت مربوط استفاده کنید و در هنگام نوشتن

در پورت بایستی در رجیستر PORT بنویسید.

### بررسی پورت های میکرو ATMEGA 32

در این بخش قصد داریم برای آشنایی بیشتر با عملکرد پورت ها و رجیسترهای مربوطه به طور نمونه به

بررسی پورت های میکرو ATMEGA 32 بپردازیم.

### پورت A

پورت A یک I/O دو طرفه ۸ بیتی است. سه آدرس از مکان حافظه I/O اختصاص به PORT دارد.

یک آدرس برای رجیستر داده PORT، دومی رجیستر جهت داده DDRA و سومی پایه ورودی پورت

A, PIN است. آدرس پایه های ورودی پورت A فقط قابل خواندن است در صورتی که رجیستر داده

و رجیستر جهت داده هم خوانی و هم نوشتنی هستند. تمام پایه های پورت دارای مقاومت Pull-up مجزا

هستند. بافر خروجی پورت A می تواند تا ۲۰Ma را Siml کند در نتیجه LED را مستقیماً راه اندازی کند.



هنگامی که پایه های 1 PA0-PA با مقاومت های Pull- down خارجی، خروجی استفاده میشوند، آن ها SOURCE جریان می شوند زمانی که مقاومت های Pull- up داخلی فعال باشند.

(رجیسترهای پورت A)

رجیسترهای پورت A عبارتند از:

- رجیستر داده پورت A - A [PORT ADATA REGISTER]

- رجیستر جهت داده پورت DDRA-A

- بایت آدرس پایه های ورودی پورت PINA-A

PINA یک رجیستر نیست این آدرس دسترسی به مقدار فیزیکی بر روی هر یک از پایه های پورت A را ممکن می سازد. زمانی که پورت A خوانده می شود، داده لچ پورت A خوانده می شود و زمانی که از PINA خوانده می شود مقدار منطقی که بر روی پایه ها موجود است خوانده می شود.

DDXN	PORTxn	PUD SFLOR	in	I/O	Pull_ up	Comment
0	0	X		Input	No	Tri_State(Hi-z)
0	1	0		Input	Yes	Pxn will source Current if ex1. Pulled low
0	1	1		Input	No	Tri- state (Hi-z)
1	0	X		Output	No	Output low(sink)
1	1	X		Output	No	Output High(source)

جدول پیکر بندی پورت A

تمام ۸ پایه موجود زمانی که به عنوان پایه های  $I/O$  دیجیتال استفاده می شوند دارای عملکرد مساوی هستند. PAN، پایه ی  $I/O$  عمومی، بیت DDAn در رجیستر DDRA مشخص کننده جهت پایه است. اگر DDAn یک باشد، Pan به عنوان یک پایه ی خروجی مورد استفاده قرار می گیرد و اگر DDAn صفر باشد، Pan به عنوان یک پایه ورودی در نظر گرفته می شود. اگر An port یک باشد هنگامی که پایه به عنوان ورودی تعریف شود، مقاومت Pull-up فعال می شود برای خاموش کردن مقاومت باید port An صفر شود یا این که پایه به عنوان خروجی تعریف شود. پایه های پورت زمانی که ری ست (Reset) اتفاق می افتد، به حالت Tri-state می رود.

### دیگر کاربردهای پورت A

پورت A به عنوان ADC هم استفاده می شود. اگر تعدادی از پایه های پورت A خروجی تعریف شوند این نکته بسیار مهم است که در زمان نمونه برداری از سیگنال آنالوگ توسط ADC سوئیچ نشوند. این کار ممکن است عملیات تبدیلی ADC را نامعتبر کند.

### پورت B

پورت B یک  $I/O$  دو طرفه ۸ بیتی است. سه آدرس از مکان حافظه  $I/O$  اختصاص به PORT B دارد. یک آدرس برای رجیستر داده PORT B دومی رجیستر جهت داده DDR B و سومی پایه ورودی پورت B، PIN B است. آدرس پایه های ورودی پورت B فقط قابل خواندن است در صورتی که رجیستر داده و رجیستر جهت داده هم خواندنی و هم نوشتنی است. پایه های پورت دارای مقاومت Pull-up مجزا هستند بافر خروجی پورت B می تواند با  $20mA$  را sink کند و در نتیجه LED را مستقیماً راه اندازی

کند. هنگامی که PBO-PB7 با مقاومت های Pull-DOWN، خروجی استفاده می شوند، آن ها SOURCE جریان می شوند زمانی که مقاومت های Pull-up داخلی فعال باشند.

### رجیستر های پورت B

- رجیسترو داده پورت PORT B-B

- رجیستر جهت داده پورت B-DDRB

- بایت، آدرس پایه های ورودی پورت B-PIN B-B

B PIN یک رجیستر نیست. این آدرس دسترسی به مقدار فیزیکی بر روی هر یک از پایه های پورت B راممکن می سازد. زمانی که پورت B خواننده می شود، دارای لیچ پورت B خواننده وزمانی که از PINB خوانده می شود مقدار منطقی که بر روی پایه های موجود است خوانده می شود.

### (استفاده از پورت B بعنوان یک I/O عمومی دیجیتال)

تمام ۸ پایه موجود زمانی که به عنوان پایه های I/O دیجیتال استفاده می شوند دارای عملکرد مساوی هستند. PBN، پایه I/O عمومی، بیت DDBn در رجیستر DDRB مشخص کننده جهت پایه است، اگر DDBn یک باشد، PBN به عنوان یک پایه خروجی مورد استفاده قرار می گیرد و اگر DDBn صفر باشد، PBN به عنوان یک پایه ورودی در نظر گرفته می شود. اگر Port Bn یک باشد هنگامی که پایه به عنوان ورودی تعریف می شود، مقاومت Pull-up فعال می شود برای خاموش کردن مقاومت Pull-up باید Port Bn صفر باشد یا این که پایه عنوان خروجی تعریف شود. پایه های پورت زمانی که ریست (Reset) اتفاق می افتد به حالت Tri-state می روند.

DDXN	PORTxn	PUD in SFLOR	I/O	Pull_up	Comment
0	0	X	Input	No	Tri_State(Hi-z)
0	1	0	Input	Yes	Pxn will source Current if ex1. Pulled low
0	1	1	Input	No	Tri- state (Hi-z)
1	0	X	Output	No	Output low(sink)
1	1	X	Output	No	Output High(source)

جدول پیکر بندی پورت B

Port pin	Alternate Functions
PB7	SCK(SPI BUS Serial clock)
PB6	MISO (spl BUS Master input/slave output)
PB5	MOSI (spl BUS Master OUTPUT/SLAVE input)
PB4	$\overline{SS}$ (spl slave select input)
PB3	ALN 1(aAnalog comparator Negative input) OC 0(Timer/counter0 output compare Match output)
PB2	ALN 0 (Analog comparator positive input) Int 2(External interrupt 2 input)
PB1	T1 (Timer/counter 0 External counter Input)
PB0	TO(Timer/ counter 0 External counter input) XCK(USART External clock input/output)

جدول پورت B



## دیگر کاربردهای پورت B

### \* PORT B-7 SCK

**SCK:** کلاک خروجی Master و کلاک ورودی slave برای ارتباط spi است. زمانی که SPI به عنوان

SLAVE شکل دهی می شود این پایه ها با توجه به تنظیم DDB7 ورودی در حالت Master خروجی

تعریف می شود.

### \* PORT B.6-MISO

**MISO:** ورودی داده Master و خروجی داده slave که برای ارتباط SPI استفاده می شود. زمانی که

SPI ورودی و در حالت slave به عنوان خروجی استفاده می شود.

### \* PORTB. 5-MISO

**MISO:** ورودی داده SLAVE و خروجی داده Master که برای ارتباط SPI استفاده می شود. زمانی

که SPI به عنوان Master شکل دهی شود این پایه با توجه به تنظیمات DDB5 خروجی و در حالت

slave به عنوان ورودی استفاده می شود.

### \* PORT.4-SS

**SS:** زمانی که SPI به عنوان slave شکل دهی شود PB.4 با توجه به DDB4 ورودی تعریف می شود

و در slave با LOW شدن این پایه SPI فعال می شود. این پایه در Master می تواند خروجی یا ورودی

تعریف شود.



**PORTB.3-COC0, AIN 1 \***

**AIN1:** ورودی منفی مقایسه کننده آنالوگ است.

**OC 0:** دیگر کاربردی پایه به عنوان خروجی مد مقایسه ای 0 Timer/counter است. پایه PB3 بایک

کردن DDP7 می تواند برای خروجی مد مقایسه ای 0 Timer/counter شکل دهی شود.

**PORTB .3-INTZ, AIN 0 \***

**AIN 0:** ورودی مثبت مقایسه کننده آنالوگ است.

**INTZ:** دیگر کاربرد این پایه به عنوان منبع وقفه خارجی دو است. پایه PB2 می تواند به عنوان منبع

وقفه خارجی برای میکرو استفاده شود.

**PORT B.1-T-1 \***

**T1:** ورودی کلاک برای 1 Timer/counter است.

**PORT B, 0- XCK, TO \***

**T 0:** ورودی کلاک برای 0 Timer/counter است.

**XCK:** این پایه نیز می تواند به عنوان کلاک خارجی USART استفاده شود. این پایه فقط زمانی که

USART در مد آسنکرون کار می کند فعال می شود.

## پورت C

پورت C یک I/O دوطرفه ۸ بیتی است. سه آدرس از مکان حافظه I/O اختصاص به PORT دارد. یک آدرس برای رجیستر داده PORTC، دومی رجیستر جهت داده DDRC و سومی پایه ورودی پورت C، PINC است. آدرس پایه های ورودی پورت C فقط قابل خواندن است در صورتی که رجیستر داده رجیستر جهت داده هم خواندنی و هم نوشتنی است. تمام پایه های پورت دارای مقاومت (Puullup) مجزا هستند. بافر خروجی پورت C می تواند تا ۲۰mA را sink کند و در نتیجه LED را مستقیماً راه اندازه می کند. هنگامی که POC-PC7 با مقاومت های Pull-DOWN خروجی استفاده می شوند آن ها source جریان می شوند زمانی که مقاومت های Pull-up داخلی فعال باشند.

## رجیسترهای پورت C

- رجیستر داده پورت C - PORT
  - رجیستر جهت داده پورت C - DDRC
  - بایت آدرس پایه های ورودی پورت C - PINC
- PINC یک رجیستر نیست. این آدرس دسترسی به مقدار فیزیکی بر روی هر یک از پایه های پورت C را ممکن می سازد. زمانی که پورت C خوانده می شود داده لچ پورت C خوانده می شود و زمانی که از PINC خوانده می شود مقدار منطقی که بر روی پایه ها موجود است خوانده می شود.
- (استفاده از پورت C به عنوان یک I/O عمومی دیجیتال)

تمام ۸ پایه موجود زمانی که به عنوان پایه های  $I/O$  دیجیتال استفاده میشوند دارای عملکرد مساوی هستند.  $PCn$  پایه  $I/O$  عمومی، بیت  $DDCn$  در رجیستر  $DDRC$  مشخص کننده جهت پایه است، اگر  $DDCn$  یک باشد،  $PCn$  به عنوان یک پایه خروجی مورد استفاده قرار می گیرد و اگر  $DDCn$  صفر باشد،  $PCn$  بعنوان یک پایه ورودی در نظر گرفته میشود. اگر  $port\ cn$  یک باشد هنگامی که پایه به عنوان ورودی تعریف می شود، مقاومت  $pull-up$  فعال می شود برای خاموش کردن مقاومت  $Pull-up$  باید  $port\ cn$  صفر شود با این که پایه به عنوان خروجی تعریف شود. پایه های پورت زمانی که ری ست اتفاق می افتد به حالت  $Tri-state$  می روند.

Port pin	Alternate Functions
PB7	TOSC2 (Timer Oscillator pin2)
PB6	TOSC1 (Timer Oscillator Pin1)
PB5	TD1(JTAG Test Data in)
PB4	TDO (JTAG Test Data out)
PB3	TMS(JTAG Test Mode Select)
PB2	TCK (JTAG Test CLOCK)
PB1	SDA (TWO- Wire Serial BUS data input/output Line)
PB0	SCL (TWO- Wire Serial BUS CLOCK Line)

جدول پورت C

#### \* PORTC .7- TOSC 2

**TOSC 2**: زمانی که تایمر/کانتر 2 در آسنکرون کار می کند به این پایه و پایه  $TOSC1$  کریستال ساعت متصل می شود. در این حالت دیگر نمی توان این پایه را بعنوان  $I/O$  استفاده کرد.

**PORTC. 6-TOSC1 \***

**TOSC1:** زمانی که تایمر/کانتر 2 در مد آسنکرون کار می کند به این پایه و پایه TOSC2 کریستال ساعت متصل می شود. در این حالت دیگر نمی توان این پایه را به عنوان I/O استفاده نمود.

**PORT. 5-TDI \***

**TDI:** در زمان ارتباط JTAG بعنوان ورودی داده سریال عمل می کند و دیگر نمی توان این پایه بعنوان I/O استفاده کرد.

**PORTC. 4-TDO \***

**TDO:** در زمان ارتباط JTAG بعنوان ورودی داده سریال عمل می کند و دیگر نمی توان از این پایه بعنوان I/O استفاده کرد.

**PORTC. 3-TMS \***

**TMS:** در زمان ارتباط JTAG استفاده می شود و دیگر نمی توان از این پایه به عنوان I/O استفاده نمود.

**PORTC. 2-TCK \***

**TCK:** در زمان ارتباط JTAG استفاده می شود و دیگر نمی توان از این پایه به عنوان I/O استفاده نمود.

**PORTC.1-SDA \***

**SDA:** در زمان ارتباط 2-WIRE بعنوان خط داده استفاده می شود.

**PORTC. 0-SCL \***

**SCL:** در زمان ارتباط 2-WIRE بعنوان خط کلاک استفاده می شود.



## پورت D

پورت D یک I/O دو طرفه ۸بیتی است. سه آدرس از مکان حافظه I/O اختصاص به PORTD دارد.

یک آدرس برای رجیستر داده PORTD، دومی رجیستر جهت داده DDRD و سومی پایه ورودی پورت

PIND, D است. آدرس پایه های ورودی پورت D فقط قابل خواندن است در صورتی که رجیستر داده

و رجیستر جهت داده هم خواندنی و هم نوشتنی هستند. تمام پایه های پورت دارای مقاومت (PULL-UP)

مجزا هستند. بافر خروجی پورت می تواند تا ۲۰mA را sink کند و در نتیجه LED را مستقیماً راه اندازی

کند. هنگامی که PD0- PD7 با مقاومت های pull-DOWN خروجی استفاده می شوند، آن ها

source جریان می شوند تا زمانی که مقاومت pull-up داخلی فعال باشند.

## رجیسترهای پورت D

- رجیستر پورت D - PORTD

- رجیستر جهت داده پورت DDRD-D

- بایت آدرس پایه های پورت PIND-D

PIND یک رجیستر نیست. این آدرس دسترسی به مقدار فیزیکی بر روی هر یک از

پایه های پورت D را ممکن می سازد. زمانی که از PIND خوانده می شود مقدار منطقی که بر روی پایه

ها موجود است خوانده می شود.



Port pin	Alternate Functions
PB7	OC2 (Timer/counter 2 output compare Match output)
PB6	ICP (Timer/count 1 input capture pin)
PB5	OC1 (Timer/counter1 output A match output)
PB4	OC1B (Timer/count 1 output compare B Match output)
PB3	INT0 (External Interrupt 0 input)
PB2	INT0 (External interrupt input)
PB1	TXD (USART OUTPUT PIN)
PB0	RXD (USART input pin)

جدول پورت D

**PORTD. 7-OC2 \***

**OC2:** خروجی مد مقایسه ای تایمر/کانتر PD7.2 می تواند بعنوان پایه خروجی مد مقایسه ای

Timer/counter 2 شکل دهی شود. این پایه هم چنین برای خروجی PWM تایمر استفاده می شود.

**PORTD. 6-ICP \***

**ICP:** PD6 می تواند به عنوان پایه ورودی CAPTURE تایمر/کانتر 1 عمل کند.

**PORTD. 5-OC1 A \***

**OC1A:** خروجی مد مقایسه ای Timer/counter 1 پایه ی PD 5 بایک شدن DDD5 می تواند برای

خروجی مد مقایسه ای Timer/counter 1 شکل دهی شود. این پایه هم چنین برای خروجی PWN

تایمر 1 استفاده می شود.

### PORTD. 4-OC1 B \*

**OC1B:** خروجی مد مقایسه ای 1 Timer/counter. پایه PD4 بایک شدن DDD4 می تواند برای

خروجی مد مقایسه ای 1 Timer/counter شکل دهی شود. این پایه هم چنین برای خروجی PWN

تایمر ۱ استفاده میشود.

### PORTD. 3-INT1

**INT1:** منبع وقفه خارجی یک. پایه PD3 می تواند به عنوان منبع وقفه خارجی برای میکرواستفاده شود.

### PORTD.2-INT0

**INT0:** منبع وقفه خارجی صفر. پایه PD2 می تواند به عنوان منبع وقفه خارجی برای میکرو استفاده شود.

### PORTD.1- TXD

**TXD:** ارسال داده (پایه ی خروجی داده برای USART)

زمانی که ارسال USART فعال می شود پایه با توجه به DDD1 به عنوان خروجی شکل دهی می شود.

### PORTD. 0RXD

**RXD:** دریافت داده (پایه ی ورودی داده برای USART)

زمانی که دریافت USART فعال می شود پایه با توجه به DDD 0 به عنوان ورودی شکل دهی می

شود.

### سنسور LM35:

سنسور دمایی LM35 یکی از پرکاربردترین سنسورها در مدارهای مربوط به تشخیص و کنترل دما است و لثاژ خطی در خروجی ، امپدانس خروجی کم و دقت ذاتی LM35 سبب کاربرد فراوان آن شده است. از ویژگی های بارز آن این است که نیازی به تنظیم و آرایش خارجی بر تنظیم دقت آن نیست . رنج دمایی که این سنسور می تواند پوشش دهد بین  $+150^{\circ}\text{C} - 55^{\circ}\text{C}$  است . برخی مشخصات آن در ذیل آمده است .

تنظیم مستقیم در واحد سانتیگراد

ولتاژ خطی  $+10\text{mv}/^{\circ}\text{C}$  برای هر درجه سانتیگراد

$0.5^{\circ}\text{C}$  دقت تضمین شده در دمای  $25^{\circ}\text{C}$

ولتاژ کاری 4V-30V

جریان کمتر از  $60\mu\text{A}$

امپدانس خروجی کم ( $0.1\ \Omega$  برای بار 1mA)

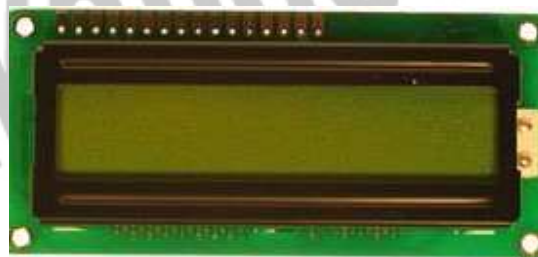
اطلاعات بیشتر در مورد این سنسور در ضمیمه آمده است .

### نمایشگرهای LCD 2x16

دو نوع LCD وجود دارد LCD های کاراکتر و اعداد (متن) و LCD های گرافیکی.

LCD 2x16 یک LCD متنی است و دارای دو سطر است که هر سطر دارای ۱۶ مکان برای نمایش

کاراکتر می باشد.



LCD 2x16 دارای ۱۶ پایه می باشد (در شکل فوق پایه های ۱ تا ۱۶ به ترتیب از چپ به راست قرار

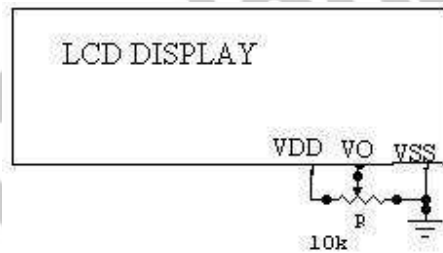
دارند)

شماره پایه	سمبول	توضیحات
۱	VSS	زمین منبع تغذیه
۲	VDD	ولتاژ +5 ولت منبع تغذیه
۳	V0	ولتاژ کنترل کنتراست
۴	RS	اگر RS=0 باشد ثبات دستور انتخاب می شود و اگر RS=1 باشد ثبات داده انتخاب می شود.
۵	R/W	R/W=0 برای نوشتن در LCD R/W=1 برای خواندن از LCD
۶	E	فعال ساز
۷-۱۴	D0 – D7	بیت های ۰ تا ۷ دیتا
۱۵	-	آنود لامپ LED پشت LCD
۱۶	-	کاتود لامپ LED پشت LCD

ولتاژهای VSS و VDD تغذیه ی LCD را فراهم می کنند.

ولتاژ VO ولتاژ کنتراست است که تنظیم میزان روشنایی کاراکترها را روی LCD به کمک ولتاژهای

VSS و VDD و یک مقاومت متغیر 10K , انجام می دهد (شکل زیر).



در داخل LCD دو ثبات وجود دارد که توسط پایه RS انتخاب می شود.

اگر  $RS=0$  باشد ثبات دستور IR انتخاب می شود تا اطلاعات ورودی به عنوان فرمان مشخص شوند.

LCD این اطلاعات را دریافت می کند و فرمان تعریف شده را اجرا می کند . لیستی از این دستورات در

جدول زیر موجود است.

در صورتیکه  $RS = 1$  باشد ثبات داده DR انتخاب می شود تا کاربر بتواند اطلاعاتی را روی LCD

بنویسد یا بخواند.

اطلاعات مربوط به کاراکترها باید به صورت کد اسکی باشد.



جدول دستورات:

کد هگزادسیمال فرمان	عملکرد فرمان
۱	صفحه نمایش پاک می شود
۲	مکان نما به محل اولیه بر می گردد
۴	مکان نما پس از نوشتن هر حرف یا عدد به چپ شیفت پیدا می کند
۶	مکان نما پس از نوشتن هر حرف یا عدد به راست شیفت پیدا می کند
۵	کاراکترها به راست شیفت پیدا می کنند
۷	کاراکترها به چپ شیفت پیدا می کنند
۸	کاراکترها و مکان نما خاموش می شوند
0A	کاراکترها خاموش و مکان نما زیر خط ثابت روشن می شود
0C	کاراکترها روشن و مکان نما خاموش می شود
0D	مکان نما چشمک زن فعال می شود
۱۰	مکان نما به چپ شیفت پیدا می کند
۱۴	مکان نما به راست شیفت پیدا می کند
۱۸	کل به چپ شیفت پیدا می کند
1C	کل به راست شیفت پیدا می کند
۸۰	آدرس اولین کاراکتر سطر اول
C0	آدرس اولین کاراکتر سطر دوم
۳۸	LCD به صورت دو سطری می شود

پایه پنجم پایه خواندن یا نوشتن است. برای نوشتن روی LCD, باید  $R/W=0$  باشد و برای خواندن

اطلاعات از LCD باید  $R/W = 1$  باشد.

پایه ۶ پایه فعال کردن (E) است. اگر در پایه E پالسی از ۱ به ۰ قرار داده شود, در این صورت اطلاعاتی که در پایه های ۷ تا ۱۴ قرار دارند در ثبات های LCD ذخیره می شوند. به عبارت دیگر در لبه منفی پالس ورودی به پایه E اطلاعات به LCD منتقل می شود.

پایه های ۷ تا ۱۴, ۸ بیت اطلاعات ارسالی به LCD و یا دریافتی از آن می باشند. کد باینری دستورات و کد اسکی کاراکترها روی این پایه ها قرار می گیرند.  
پایه های ۱۵ و ۱۶ برای لامپ پشت LCD می باشند.

آدرس مکان کاراکترهای LCD به صورت هگزا دسیمال در جدول زیر مشخص شده است:

80	۸۱	۸۲	83	84	85	86	87	88	89	8A	8B	8C	8D	8E	8F
C0	C1	C2	C3	C4	C5	C6	C7	C8	C9	CA	CB	CC	CD	CE	CF

چگونگی استفاده از LCD

از زمانی که پاور (منبع تغذیه) LCD وصل می شود تا زمان ارسال اولین اطلاعات روی LCD باید حدود ۱۵ الی ۲۰ میلی ثانیه تاخیر وجود داشته باشد.

قبل از استفاده از LCD باید به LCD مقدار اولیه داد. یعنی در موقع روشن کردن LCD و پس از تاخیر یاد شده باید موارد زیر را مشخص کنیم:

۱- LCD به صورت دو سطر یا یک سطر عمل کند.

با فرمان 38h, LCD دو سطری می شود که بهتر است در حالت دو سطری باشد.

۲- وضعیت مکان نما و کاراکترها مشخص شود.

یعنی اینکه مکان نما و کاراکترها هر دو روشن یا یکی خاموش و دیگری روشن باشد و یا مکان نما چشمک زن باشد. با یکی از دستورات 0Ah,0Ch,0Dh می توان وضعیت اولیه مکان نما و کاراکترها را مشخص نمود. ( پس از دادن مقدار اولیه دادن باز هم می توان به طور دلخواه وضعیت مکان نما و کاراکترها را تغییر داد).

۳- صفحه نمایش پاک شود.

با دستور 1h صفحه نمایش پاک می شود.

۴- محل شروع کاراکترها مشخص شود.

۵- کاراکترها ثابت بمانند و مکان نما پس از نوشتن هر حرف به چپ یا راست برود و یا مکان نما ثابت باشد و کاراکترها تغییر وضعیت دهند.

حتما باید مقدار دهی اولیه انجام شود، در غیر اینصورت LCD کار نخواهد کرد.

آخرین نکته ای که باید ذکر شود این است که چون بعد از هر فرمان و دیتایی که به LCD ارسال می شود مدت زمانی لازم است تا LCD این اطلاعات را دریافت کند لذا برای ارسال دستور بعدی باید چند میلی

ثانیه تاخیر داشت . برای LCD های موجود در بازار ایران بهتر است که این زمان ۵ میلی ثانیه باشد.

xxxx0101	%5Eueu・オナ1&U
xxxx0110	&6FUfUヲカニヨPΣ
xxxx0111	'7GW9wアキヌラQπ
xxxx'000	<8HXhXイウネリJΣ
xxxx'001	>9IYiyウケル'U
xxxx'010	*:JZJZエコハレi千
xxxx'011	+;K[k<オサEロ*万
xxxx'100	,<L¥I ハシフワ&円
xxxx'101	-=M]m>ユスハシも+
xxxx'110	.>N^n→ヨセホ'ん
xxxx'111	/?O_0←ウツマ°ö■

جدول کد اسکی کاراکترها

Char.code

	0	0	0	0	C	0	1	1	1	1	1	1
	0	0	1	1	0	0	1	1	0	1	1	1
	0	0	1	0	0	1	0	1	1	0	1	1
xxxx0000		0	0	P	\	P	-	ウ	ミ	&	P	
xxxx0001		!	1	AQ	a	a	。	ア	チ	△	△	Q
xxxx0010		"	2	BR	b	r	「	イ	ツ	×	β	θ
xxxx0011		#	3	CS	s	s	」	ウ	テ	E	ε	θ
xxxx0100		\$	4	DT	d	t	、	エ	ト	μ	μ	Q
xxxx0101		%	5	E	U	e	u	・	オ	ナ	1	&U
xxxx0110		&	6	F	U	f	u	ヲ	カ	ニ	ヨ	PΣ
xxxx0111		'	7	G	W	g	w	ア	キ	ヌ	ラ	Qπ
xxxx1000		<	8	H	X	h	x	イ	ウ	ネ	リ	JΣ
xxxx1001		>	9	I	Y	i	y	ウ	ケ	ル	'	U
xxxx1010		*	:	J	Z	j	z	エ	コ	ハ	レ	i千
xxxx1011		+	;	K	[	k	[	オ	サ	E	ロ	*万
xxxx1100		,	<	L	¥	I		ハ	シ	フ	ワ	&円
xxxx1101		-	=	M	]m	>	ユ	ス	ハ	シ	も	+
xxxx1110		.	>	N	^	n	→	ヨ	セ	ホ	'	ん
xxxx1111		/	?	O	_	0	←	ウ	ツ	マ	°	ö■



جهت خرید فایل word به سایت [www.kandoocn.com](http://www.kandoocn.com) مراجعه کنید  
یا با شماره های ۰۹۳۶۶۰۲۷۴۱۷ و ۰۹۳۶۶۴۰۶۸۵۷ و ۰۶۶۴۱۲۶۰-۰۵۱۱ تماس حاصل نمایید

Filename: Document1  
Directory:  
Template: C:\Documents and Settings\hadi tahaghoghi\Application  
Data\Microsoft\Templates\Normal.dotm  
Title: قطعات مورد نیاز برای ساخت ترموستات  
Subject:  
Author: behzad  
Keywords:  
Comments:  
Creation Date: 3/28/2012 4:45:00 PM  
Change Number: 1  
Last Saved On:  
Last Saved By: hadi tahaghoghi  
Total Editing Time: 1 Minute  
Last Printed On: 3/28/2012 4:46:00 PM  
As of Last Complete Printing  
Number of Pages: 27  
Number of Words: 3,001 (approx.)  
Number of Characters: 17,112 (approx.)